
Apprentissage par renforcement pour la synthèse de contrôleur logique et implémentation en langage ST

Dimitri Renard^{*1,2}, Ramla Saddem³, David Annebicque³, and Bernard Riera³

¹Centre de Recherche en Sciences et Technologies de l'Information et de la Communication - EA 3804 – Université de Reims Champagne-Ardenne – UFR Sciences Exactes et Naturelles, Moulin de la Housse, BP 1039, 51687 Reims CEDEX 2, FRANCE, France

²Prosyst – Prosyst, Valenciennes – France

³Centre de Recherche en Sciences et Technologies de l'Information et de la Communication - EA 3804 – Université de Reims Champagne-Ardenne – France

Résumé

Ce résumé a pour but de présenter une méthodologie de génération d'une commande pour contrôleur logique générée par IA jusqu'à son implémentation en langage ST de la norme IEC 61131-3 dans un Automate Programmable Industriel.

*Intervenant